

● 2024年4月2日

ラベル	ページ	箇所	誤	正	説明
1	172	コード5-25 8行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
2	176	コード5-26 10行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
3	178	コード5-29 4行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
4	179	コード5-32 6行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
5	181	コード5-36 6行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
6	181	コード5-36 11行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
7	199	コード6-7 6行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
8	200	コード6-8 6行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
9	203	コード6-10 6行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
10	203	コード6-10 11行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
11	212	コード6-15 6行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
12	220	コード6-19 6行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
13	250	コード7-1 6行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
14	259	コード7-7 5行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
15	259	コード7-7 7行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
16	263	コード7-10 8行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
17	263	コード7-10 11行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
18	293	コード8-11 7行目	~12'd0	~7'd0	bne命令の最上位フィールドを12ビットから、正しい7ビットに修正。
19	220	5行目	EXステージ	WBステージ	誤植
20	229	図6-17 m5 RF2のwaに対する 入力配線のラベル	P3_rd	P4_rd	誤植
21	217	コード6-17 25行目	{P3_pc, P3_ld} <= {P2_pc, P2_ld};	{P3_pc, P3_s, P3_b, P3_ld} <= {P2_pc, P2_s, P2_b, P2_ld};	不足していたP3_sとP3_bの更新の記述を追加。
22	222	コード6-20 28行目	{P3_pc, P3_ld} <= {P2_pc, P2_ld};	{P3_pc, P3_s, P3_b, P3_ld} <= {P2_pc, P2_s, P2_b, P2_ld};	不足していたP3_sとP3_bの更新の記述を追加。
23	236	コード6-27 16行目	(P2_r   P2_b)	(P2_r   P2_b   P2_s)	lw命令の次にsw命令が処理される時のロードユースの条件が不足していたため。修正前のプロセッサでは、例えば、lw x1,0(x0)、sw x1,4(x0)という命令列を正しく実行できない。
24	237	コード6-27 31行目	end	end else {P2_r1, P2_r2, P2_s2} <= {w_in1, w_in3, w_in2};	ロードユースでストールする時のWBからEXステージへの正しいデータフォワーディングのため。修正前のプロセッサでは、例えば、addi x1,x0,1、lw x2,0(x0)、add x3,x1,x2 という命令列を正しく実行できない。
25	279	コード8-4 28行目	{P3_pc, P3_ld} <= {P2_pc, P2_ld};	{P3_pc, P3_s, P3_b, P3_ld} <= {P2_pc, P2_s, P2_b, P2_ld};	不足していたP3_sとP3_bの更新の記述を追加。

● 2024年5月2日

ラベル	ページ	箇所	誤	正	説明
26	166	コード5-22 7行目	~7'h13	~7'h3	lw命令の下位の7ビットを正しい値に修正。

● 2024年5月31日

ラベル	ページ	箇所	誤	正	説明
27	171	図5-24 m7の入力の配線のラベル	!r	!r & !b	誤植